

# פרויקט ב- VLSI - 236381

## המעבדה ל- VLSI

### סמסטר - חורף תש"פ

מ.ר. גואל סמואל	מרצה:
	מתרגל/בודק תרגילים:
	שעות הרצאה:
תכן לוגי	דרישות קדם:
www.ee.technion.co.il/vlsi	אתר הקורס: (כתובת האתר)

#### סילבוס

במסגרת המקצוע "פרויקט ב- VLSI" (236381) ניתן לבצע פרויקט במעבדה VLSI (המשותפת להנדסת חשמל ולמדעי המחשב). המעבדה מיועדת לסטודנטים טובים המעוניינים בפרויקטים חדשניים ומלאי אתגר. אין צורך במקצועות קדם מיוחדים ב- VLSI. מקצועות הקדם הם מערכות ספרתיות ותכן לוגי. הסטודנטים ירכשו ידע ב- SystemVerilog או VHDL ונסיון תכנון, מימוש ובדיקה של מעגלי VLSI. המנחים הם בחלקם מהנדסים מחברות INTEL, Marvell, Mellanox, המרכז המדעי של IBM ועוד. הנושאים המוצעים קשורים לעבודתם ומחקרם במפעל. ניתן לבצע פרויקטים בתחומים הבאים:

1. מיקרופרוססורים
2. מעבדי אותות ותמונות
3. רכיב תקשורת
4. רכיב הצפנה
5. יחידות אריתמטיות מהירות
6. ניהול זיכרונות פלאש

ניתן לקבל רשימה מפורטת של כל הנושאים באתר המעבדה : <https://vlsi.eelabs.technion.ac.il/projects-list/> (תחת Digital Projects) או אצל גואל סמואל (חדר 711 בנין מאייר, טל 4668). סטודנטים מעוניינים בקבלת הסברים ובחירת נושא מתבקשים לגשת לגואל סמואל בהקדם האפשרי. הרישום לנושא מסוים יתבצע באופן ידני ע"י גואל במעבדה. אין להירשם למקצוע זה לפני שבחרת נושא מסוים בתאום עם אחראי המעבדה.